

Vicente Arnaldo González Ayala

Dr.	
Nombre en citaciones bibliográficas: González, V. o González, V. A.	Sexo: Masculino
Nacido el 24-12-1965 en Asunción, Paraguay. De nacionalidad Paraguaya.	

Datos del SISNI

Área SISNI: **Ingenierías y Tecnologías, Matemáticas, Informática, Física - Inactivo en el Programa/Sistema**
 Categoría/Grupo Actual: **Nivel Iniciante - Res.: 303/2018**
 Ingreso al Sistema: **Nivel 1 - Res.: 363/11**

Información de Contacto

Dirección: **Campus Universitario - Universidad Católica "Nuestra Señora de la Asunción"**
 Mail: **vgonzalez@uc.edu.py**
 Telefono: **(595 21) 318 4000 Int. 101.**

Áreas de Actuación

- 1 Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Sistemas de Automatización y Control, Localización
- 2 Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Ingeniería Eléctrica y Electrónica, Procesamiento digital de Señales, ensayos no destructivos
- 3 Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Hardware y Arquitectura de Computadoras

Formación Académica/Titulación

- 2018-2018** Especialización/Perfeccionamiento - Docencia Universitaria
 Universidad Católica "Nuestra Señora de la Asunción", Paraguay, Año de Obtención: 2021
 Áreas de Conocimiento: Ciencias Sociales, Ciencias de la Educación, Educación Especial, Educación universitaria;
- 2005-2011** Doctorado - Doctorado en Electrónica
 Universidad de Sevilla, España
 Título: Análisis y aplicación de técnicas ultrasónicas para ensayos no destructivos en materiales no homogéneos, Año de Obtención: 2011
 Tutor: Dr. Enrique Vargas Cabral, Dr. Sergio Toral Marín
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Hardware y Arquitectura de Computadoras, ;
- 2004-2005** Especialización/Perfeccionamiento - Postgrado en Formación Ético Teológica
 Universidad Católica "Nuestra Señora de la Asunción" de Asunción, Paraguay, Año de Obtención: 2006
 Áreas de Conocimiento: Humanidades, Filosofía, Ética y Religión, Teología, Ético Teológico;
- 1994-1995** Especialización/Perfeccionamiento - Curso de Computadores en la Industria
 Instituto de Automática Industrial , España, Año de Obtención: 1995
 Becario de: Agencia Española de Cooperación Internacional para el Desarrollo , España
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Sistemas de Automatización y Control, ;
- 1994-1995** Maestría - Master en Tecnologías de la Información en Fabricación
 Universidad Politécnica de Madrid, España
 Título: Sistema ultrasónico de ayuda al guiado de discapacitados visuales, Año de Obtención: 1995
 Tutor: Dr. Ramón Ceres
 Becario de: Agencia Española de Cooperación Internacional para el Desarrollo , España
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Sistemas de Automatización y Control, ;
- 1984-1989** Grado - Ingeniería Civil
 Universidad Católica "Nuestra Señora de la Asunción", Paraguay
 Título: Automatización del Ensayo Triaxial, Año de Obtención: 1993
 Tutor: Ing. Gerónimo Bellassai
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Civil, Ingeniería Civil, ;

Formación Complementaria

- 2009** Congresos 1st HeDISC Workshop on Open Source for Control Systems
 University of Applied Sciences of Southern Switzerland, Suiza
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Control Automático y Robótica, ;

- 2007** Congresos I Congreso Nacional de Ingeniería Civil
 Universidad Católica, Paraguay
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Ingeniería Eléctrica y Electrónica, Inspección no destructiva de Hormigón;
- 2003** Congresos XIII Asamblea General del ISTECS - Tutoriales 2003
 Consorcio Iberoamericano de Ciencias y Tecnología, Bolivia
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Ingeniería de Sistemas y Comunicaciones, ;
- 2001** Congresos Quinta Jornada de la Asociación de Universidades e Institutos Tecnológicos del Mercosur AUITMER
 Universidad Católica, Paraguay
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Ingeniería Eléctrica y Electrónica, ;
- 2000** Congresos Congreso Iberoamericano de Tecnologías de Apoyo a la Discapacidad
 Instituto de Automática Industrial y Ministerio de Trabajo y Asuntos Sociales de España, España
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Control Automático y Robótica, ;
- 1993** Congresos Congreso Internacional de Tecnología y Aplicaciones Informáticas y Sexto Panel Nacional de Informática
 Universidad Católica, Paraguay
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Ingeniería de Sistemas y Comunicaciones, ;
- 1990** Congresos XVI Conferencia Latinoamericana de Informática
 CLEI - Centro Latinoamericano de Estudios en Informática y la Universidad Católica, Paraguay
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Hardware y Arquitectura de Computadoras, ;
- 2005-2005** Cursos de corta duración
 Universidad Católica "Nuestra Señora de la Asunción", Paraguay
 Título: Planificación de Clases en la Educación Superior
 Horas totales: 16
 Áreas de Conocimiento: Ciencias Sociales, Ciencias de la Educación, Educación General, ;
- 2004-2004** Cursos de corta duración
 Agencia Nacional de Evaluación y Acreditación de la Educación Superior, Paraguay
 Título: Taller de Profundización de Pares Evaluadores para Carreras de Ingeniería
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Ingeniería Eléctrica y Electrónica, ;
- 2004-2004** Cursos de corta duración
 Agencia Nacional de Evaluación y Acreditación de la Educación Superior, Paraguay
 Título: Taller Nacional de formación de Pares Evaluadores para las Carreras de Ingeniería
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Ingeniería Eléctrica y Electrónica, ;
- 2004-2004** Cursos de corta duración
 Universidad Católica "Nuestra Señora de la Asunción", Paraguay
 Título: Diseño de Instrumentos para la Evaluación del Aprendizaje en la Educación Superior
 Áreas de Conocimiento: Ciencias Sociales, Ciencias de la Educación, Educación General, Educación superior;
- 2003-2003** Cursos de corta duración
 Universidad Católica "Nuestra Señora de la Asunción" de Asunción, Paraguay
 Título: Introducción al Proceso Analítico Jerárquico (AHP)
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Hardware y Arquitectura de Computadoras, ;
- 2002-2002** Cursos de corta duración
 Consejo Nacional de Ciencia y Tecnología, Paraguay
 Título: 1ra. Jornada Internacional
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Ingeniería Eléctrica y Electrónica, ;
- 2002-2002** Cursos de corta duración
 Universidad Católica "Nuestra Señora de la Asunción" de Asunción, Paraguay
 Título: Elementos de Metodología de la Investigación para Tutores de Tesis
 Áreas de Conocimiento: Ciencias Sociales, Ciencias de la Educación, Educación General, ;
- 1999-1999** Cursos de corta duración
 Universidad Católica "Nuestra Señora de la Asunción", Paraguay
 Título: Seminario Taller de Directivos y Gerentes
- 1998-1998** Cursos de corta duración
 Red de Ciencia y Tecnología para Iberoamérica, Guatemala
 Título: II Jornadas Iberoamericanas de Robótica

- 1989-1989**
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Control Automático y Robótica, ;
 Cursos de corta duración
 Escuela Brasileño Argentina de Informática, Argentina
 Título: Arquitecturas RISC
- 1989-1989**
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Hardware y Arquitectura de Computadoras, ;
 Cursos de corta duración
 Escuela Brasileño Argentina de Informática, Argentina
 Título: Comunicacao Fabril e o projecto MAP/TOP
- 1989-1989**
 Cursos de corta duración
 Escuela Brasileño Argentina de Informática, Argentina
 Título: Redes Locales
- 1988-1988**
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Telecomunicaciones, ;
 Cursos de corta duración
 Escuela Superior Latinoamericana de Informática, Argentina
 Título: Specification, design and validation of real-time software
- 2002**
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Control Automático y Robótica, ;
 Seminarios Seminario - taller: Ciencia - Tecnología y Sociedad
 Universidad Católica y Universida Autónoma de Asunción, Paraguay
- 2001**
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Ingeniería Eléctrica y Electrónica, ;
 Seminarios 1er Seminario Nacional sobre Comercio Electrónico y Sociedad de la Información
 Ministerio de Relaciones Exteriores, ALADI y Ministerio de Industria y Comercio, Paraguay
- 1996**
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Ingeniería de Sistemas y Comunicaciones, ;
 Seminarios Aprendiendo Internet
 EDAN, Paraguay
- 1995**
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Ingeniería de Sistemas y Comunicaciones, ;
 Seminarios II Seminario Internacional de Nuevas Tecnologías y Servicios de Telecomunicaciones SEMINT 95
- 1995**
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Ingeniería de Sistemas y Comunicaciones, ;
 Seminarios Introducción a Comunicaciones AS/400 - IBM
 EDAN, Paraguay
- 1994**
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Ingeniería Eléctrica y Electrónica, ;
 Seminarios XIV Curso de Automática en la Industria
 Asociación Española de Informática y Automática, España
- 1992**
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Ingeniería Eléctrica y Electrónica, ;
 Seminarios II Brazilian Microeletronics School
 Universidad Federal de Rio Grande del Sur, Brasil
- 2013**
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Ingeniería Eléctrica y Electrónica, Evaluación y acreditación;
 Talleres Taller sobre Curriculum del Área de las Ingenierías, dentro del contexto de la Evaluación y Acreditación
 Universidad Católica, Paraguay

Idiomas

Inglés	Comprende: muy bien	Habla: bien	Lee: muy bien	Escribe: regular
Español	Comprende: muy bien	Habla: muy bien	Lee: muy bien	Escribe: muy bien
Guaraní	Comprende: muy bien	Habla: regular	Lee: bien	Escribe: regular
Portugués	Comprende: muy bien	Habla: regular	Lee: muy bien	Escribe: regular

Institución principal donde desarrolla sus actividades

Universidad Católica "Nuestra Señora de la Asunción" - UCA

Actuación Profesional

Cellular - Cellular

Vínculos con la Institución

1995 - 1996 **Funcionario/Empleado - Ingeniero** C. Horaria: **40**
 Régimen: Dedicación total
 Otras Informaciones: El trabajo realizado consiste en el diseño de radio enlaces de microondas con equipos CYLINK; además el diseño, configuración y puesta en marcha de multiplexores y enrutadores de voz y datos marca MICOM.

- Actual **Actividades**

Facultad de Ingeniería - FIUNA

Vínculos con la Institución

2019 - Actual **Profesor** C. Horaria: **3**
 Otras Informaciones: Profesor Materia de Sistemas Digitales 1 y 2 de la carrera de Mecatrónica

Facultad Politecnica Universidad Nacional de Asuncion - FPUNA

Vínculos con la Institución

2014 - 2014 **Profesor** C. Horaria: **8**
 Otras Informaciones: Profesor de la materia de Organización y Arquitectura de Computadoras II de la Carrera de Ingeniería Informática durante el segundo semestre de cada año

Actividades

10/2014 - 10/2014 Docencia/Enseñanza, Ingeniería Electrónica
 Nivel: Maestría
 Disciplinas dictadas:
 -Arquitectura de Computadoras

2003 - Actual **Funcionario/Empleado - Profesor Titular** C. Horaria: **8**
 Otras Informaciones: Profesor de la materia de Organización y Arquitectura de Computadoras II de la Carrera de Ingeniería Informática durante el segundo semestre de cada año

Actividades

3/2003 - Actual Docencia/Enseñanza, Ingeniería Informática
 Nivel: Grado
 Disciplinas dictadas:
 -Organización y Arquitectura de Computadoras II

- Actual **Actividades**

Universidad Católica "Nuestra Señora de la Asunción" - UCA

Vínculos con la Institución

1997 - Actual **Funcionario/Empleado - Director LED** C. Horaria: **13**
 1995 - Actual **Profesor Titular** C. Horaria: **11**
 Otras Informaciones: Profesor Titular en las materias de Proyecto con Microprocesadores 1 y 2. Profesor de la materia Lenguaje de Programación 1. Facultad de Ciencias y Tecnología.

1986 - 1993 **Becario - Investigador Hardware** C. Horaria: **40**
 Régimen: Dedicación total
 Otras Informaciones: El trabajo se realizaba en el Laboratorio de Electrónica Digital de la Facultad de Ciencias y Tecnología de la Sede de la Universidad en Asunción.

- Actual **Actividades**

Actividades

1/2005 - Actual Líneas de Investigación, Laboratorio de Electrónica Digital (LED), Facultad de Ciencias y Tecnología (FCyT)
Procesamiento Digital de Señales
 Participación: Integrante del Equipo

- Palabras Clave: Procesamiento Digital de Señales;
 Integrantes: DR.; González, V.;
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Ingeniería Eléctrica y Electrónica, Localización ;
 1/2005 - Actual Líneas de Investigación, Laboratorio de Electrónica Digital (LED), Facultad de Ciencias y Tecnología (FCyT)
Arquitectura de Procesadores
 Participación: Coordinador o Responsable
 Palabras Clave: Arquitectura de procesadores;
 Integrantes: González, V.(Responsable)
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Hardware y Arquitectura de Computadoras, Localización ;
 1/1998 - 12/2001 Líneas de Investigación, Laboratorio de Electrónica Digital, Facultad de Ciencias y Tecnología (FCyT)
Sistemas de Tiempo Real
 Participación: Coordinador o Responsable
 Palabras Clave: Tiempo real;
 Integrantes: González, V.(Responsable)
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Hardware y Arquitectura de Computadoras, Localización ;
 8/2018 - Actual Proyecto de Investigación y Desarrollo, Facultad de Ciencias y Tecnología, Facultad de Ciencias y Tecnología. Universidad Católica de Asunción
Implementación y Evaluación de un Programa de Comunicación Aumentativa y Alternativa siguiendo un enfoque operativo de calidad de vida. -COMUNICA-
 Participación: Integrante del Equipo
 Descripción: Evaluación de un programa innovador de comunicación aumentativa y alternativa (CAA) para niños y adolescentes con discapacidad basado en un modelo híbrido operativo de calidad de vida. El programa se apoya en TRES pilares fundamentales: el laboratorio abierto digital de CAA y otros servicios digitales, la interacción de los actores relevantes en un entorno colaborativo, y el soporte tecnológico adaptado.
 Integrantes: González, V.;F. BRUNETTI; Y. MONGES; Fuster, Iván;
 Situación: En Marcha; Tipo/Clase: Investigacion.
 Alumnos: Pregrado (1);
 Financiadores: Fundación Teletón - CRIT (Cooperacion)
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Sistemas de Automatización y Control, Comunicación Alternativa y Aumentativa;
 9/2015 - 3/2018 Proyecto de Investigación y Desarrollo, Facultad de Ciencias y Tecnología, Universidad Católica "Nuestra Señora de la Asunción"
Dispositivo innovador para la realización de ensayos sónico de integridad de pilotes de hormigón construidos in-situ. 14-Inv-291.
 Participación: Coordinador o Responsable
 Descripción: Diseño e implementación de un innovador instrumento capaz de realizar la prueba de integridad de pilotes fabricados in-situ utilizando la técnica de inspección de baja deformación (low strain integrity testing). Se pretende crear un prototipo operativo de un sistema que sea capaz de introducir ondas mecánicas en el hormigón en la banda de frecuencia de 1 kHz a 20 kHz utilizando actuadores piezoeléctricos controlados automáticamente y un sistema de captación de los ecos que utilice un transductor piezoeléctrico.
 Integrantes: González, V.;DR.; Hiraiwa, Jorge; Fuster, Iván;
 Situación: Concluido; Tipo/Clase: Investigacion.
 Alumnos: Pregrado (1);
 Financiadores: Consejo Nacional de Ciencia y Tecnología - CONACYT (Apoyo financiero)
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Sistemas de Automatización y Control, Inspección no destructiva;
 1/2016 - 9/2017 Proyecto de Investigación y Desarrollo, Laboratorio de Electrónica Digital, Facultad de Ciencias y Tecnología
Dispositivo innovador para la realización de ensayos sónicos de integridad de pilotes de hormigón construidos in-situ
 Participación: Coordinador o Responsable
 Descripción: Diseño e implementación de un innovador instrumento capaz de realizar la prueba de integridad de pilotes fabricados in-situ utilizando la técnica de inspección de baja deformación (low strain integrity testing). Se pretende crear un prototipo operativo de un sistema que sea capaz de introducir ondas mecánicas en el hormigón en la banda de frecuencia de 1 kHz a 20 kHz utilizando actuadores piezoeléctricos controlados automáticamente y un sistema de captación de los ecos que utilice un transductor piezoeléctrico.
 Integrantes: González, V.;Vargas, E.; Hiraiwa, Jorge; Pezzino, F.;
 Situación: Concluido; Tipo/Clase: Investigacion.
 Alumnos: Pregrado (1); Doctorado (1).

- 3/2013 - 3/2014
- Financiadores: Consejo Nacional de Ciencia y Tecnología - CONACYT (Apoyo financiero)
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Ingeniería Eléctrica y Electrónica, Ensayos no destructivos, ondas mecánicas;
 Proyecto de Investigación y Desarrollo, Departamento de Ingeniería Electrónica e Informática (DEI), Facultad de Ciencias y Tecnología. Universidad Católica de Asunción
Nuevo paradigma de desarrollo tecnológico inclusivo aplicado a una plataforma robótica de movilidad asistida para niños con parálisis cerebral
 Participación: Integrante del Equipo
 Integrantes: González, V.; F. BRUNETTI; H. FERNANDEZ; G. MERCADO;
 Situación: Concluido; Tipo/Clase: Investigación.
 Alumnos: Pregrado (2);
- 3/2011 - 3/2014
- Financiadores: Consejo Nacional de Ciencia y Tecnología - CONACYT (Apoyo financiero)
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Sistemas de Automatización y Control, Tecnología de apoyo a la discapacidad;
 Proyecto de Investigación y Desarrollo, Laboratorio de Electrónica Digital, Facultad de Ciencias y Tecnología
Transatlantic lifelong learning: rebalancing relations
 Participación: Coordinador o Responsable
 Descripción: Lifelong Learning is a concept introduced and widely spread since the mid of 90s and is nowadays associated with the recognition of training and learning as a growth for individuals and society as a whole. In the Knowledge Society an important role is played by HEIs, training agencies and the individual dimension of the conscious person who learns, using a variety of opportunities and strategies, taking advantage of a wide range of educational institutions during lifelong. In this situation, HEIs and training agencies need to address complex challenges, in particular:
 a) offer the appropriate training opportunities, responding to the needs of current society, especially in terms of demands of the Labour Market, involving stakeholders in the curricular design and development (SME, national and local governments, public and private organizations, etc.)
 b) use tools and strategies in the training pathways that allow for the recognition and certification of informal non-formal learning
 This project, participated by a consortium of 20 institutions of HEI (15 Latin American and 5 for Europe), intends to realize and experiment different curricular experiences in Lifelong Learning, involving different local stakeholders and fostering a process able to reflect institutional and societal needs, in order to be effective actors in lifelong learning.
 Integrantes: MS.; GONZÁLEZ, V.; STECHER, R.; González, V.;
 Situación: En Marcha; Tipo/Clase: Investigación.
 Alumnos: Pregrado (0); Especialización (0); Maestría Académica (0); Maestría profesionalizante (0); Doctorado (0).
 Financiadores: Unión Europea - ALFA III (Apoyo financiero)
 Áreas de Conocimiento: Ciencias Sociales, Ciencias de la Educación, Educación General, ;
 Proyecto de Investigación y Desarrollo, Departamento de Ingeniería Electrónica e Informática (DEI), Facultad de Ciencias y Tecnología
Nuevo paradigma de desarrollo tecnológico inclusivo aplicado a una plataforma robótica de movilidad asistida para niños con parálisis cerebral
 Participación: Integrante del Equipo
 Descripción: El objetivo de este proyecto es el desarrollo y la validación de un paradigma de desarrollo tecnológico robótico, más específicamente vehículos autónomo para movilidad asistida, como herramienta de inclusión social y de desarrollo cognitivo de niños con Parálisis Cerebral Infantil (PCI) u otros que presenten trastornos neuromotores que afecten la movilidad.
 Integrantes: F. BRUNETTI(Responsable); H. FERNANDEZ; G. MERCADO; González, V.;
 Situación: En Marcha; Tipo/Clase: Investigación.
 Alumnos: Pregrado (2); Especialización (0); Maestría Académica (0); Maestría profesionalizante (0); Doctorado (0).
 Financiadores: Consejo Nacional de Ciencias y Tecnología - CONACYT (Apoyo financiero)
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Control Automático y Robótica, Apoyo a la discapacidad;
 Proyecto de Investigación y Desarrollo, Laboratorio de Electrónica Digital, Facultad de Ciencias y Tecnología
Desarrollo de un sistema electrónico para la supervisión del cobro de pasaje y localización de la flota
 Participación: Integrante del Equipo
 Integrantes: DR.(Responsable); González, V.;
 Situación: Concluido; Tipo/Clase: Desarrollo.
 Alumnos: Pregrado (2); Especialización (0); Maestría Académica (0); Maestría profesionalizante (0); Doctorado (0).
 Financiadores: Agencia Nacional de Investigación e Innovación - ANII (Apoyo financiero)
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Sistemas de Automatización y Control, Localización ;
 Proyecto de Investigación y Desarrollo, Laboratorio de Electrónica Digital (LED), Facultad de Ciencias y Tecnología
Red de Supervisión Remota,
 Participación: Integrante del Equipo
- 1/2013 - 12/2013
- 1/2008 - 12/2008
- 1/2005 - 12/2006

- Integrantes: ING.(Responsable);DR.; SR.; González, V.;
 Situación: Concluido; Tipo/Clase: Investigacion.
 Alumnos: Pregrado (1); Especialización (0); Maestría Académica (0); Maestría profesionalizante (0); Doctorado (0).
 Financiadores: Universidad Católica "Nuestra Señora de la Asunción" - UC (Apoyo financiero)
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Ingeniería Eléctrica y Electrónica, Localización ;
- 5/2005 - 12/2005 Proyecto de Investigación y Desarrollo, Laboratorio de Electrónica Digital (LED), Facultad de Ciencias y Tecnología - UCNSA
- INNOVA**
 Participación: Coordinador o Responsable
 Descripción: Desarrollo de contenido y realización de un curso de educación semi-presencial basado en el sistema "SAP Learning Solutions" para profesores del Ministerio de Educación y Cultura.
 Integrantes: MS.; González, V.;
- Situación: Concluido; Tipo/Clase: Desarrollo.
 Alumnos: Pregrado (2); Especialización (0); Maestría Académica (0); Maestría profesionalizante (0); Doctorado (0).
 Financiadores: SAP - SAP (Remuneracion)
- 1/2004 - 12/2005 Proyecto de Investigación y Desarrollo, Laboratorio de Electrónica Digital (LED), Facultad de Ciencias y Tecnología
- Inspección de Concreto con técnicas Ultrasonicas (ICONUS)**
 Participación: Integrante del Equipo
 Integrantes: DR.(Responsable);Gregor, R.; ING.; González, V.;
- Situación: Concluido; Tipo/Clase: Investigacion.
 Alumnos: Pregrado (1); Especialización (0); Maestría Académica (0); Maestría profesionalizante (0); Doctorado (1).
 Financiadores: Universidad Católica "Nuestra Señora de la Asunción" - UC (Apoyo financiero)
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Ingeniería Eléctrica y Electrónica, Localización ;
- 6/2005 - 8/2005 Proyecto de Investigación y Desarrollo, Laboratorio de Electrónica Digital (LED), Facultad de Ciencias y Tecnología
- Determinación de la Arquitectura de los Sistemas a ser desarrollados en el Ámbito de la Administración de Recursos del Estado**
 Participación: Integrante del Equipo
 Descripción: El proyecto consiste en la revisión y recomendación de herramientas de software libre que puedan ser utilizadas para las distintas etapas del ciclo de vida de un software. Estas herramientas serían implementadas para el desarrollo de software del Ministerio de Hacienda.
 Integrantes: Cernuzzi, L.(Responsable);González, V.;
- Situación: Concluido; Tipo/Clase: Desarrollo.
 Alumnos: Pregrado (0); Especialización (3); Maestría Académica (0); Maestría profesionalizante (0); Doctorado (0).
 Financiadores: Ministerio de Hacienda - (Remuneracion)
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Ingeniería de Sistemas y Comunicaciones, Localización ;
- 1/1998 - 12/2000 Proyecto de Investigación y Desarrollo, Laboratorio de Electrónica Digital (LED), Facultad de Ciencias y Tecnología
- Obtención de Características de Rugosidad Superficial con Técnicas Láser y Ultrasonicas "RUGOLASUS"**
 Integrantes: González, V.(Responsable)
 Situación: Concluido; Tipo/Clase: Desarrollo.
 Alumnos: Pregrado (0); Especialización (0); Maestría Académica (0); Maestría profesionalizante (0); Doctorado (1).
 Financiadores: Agencia Española de Cooperación Internacional - AECI (Apoyo financiero)
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Ingeniería Eléctrica y Electrónica, Localización ;
- 1/1996 - 12/1999 Proyecto de Investigación y Desarrollo, Laboratorio de Electrónica Digital (LED), Facultad de Ciencias y Tecnología
- PALMA: Plataforma de Apoyo Lúdico a la Movilidad Alternativa**
 Participación: Integrante del Equipo
 Integrantes: González, V.(Responsable)
 Situación: Concluido; Tipo/Clase: Desarrollo.
 Alumnos: Pregrado (0); Especialización (1); Maestría Académica (0); Maestría profesionalizante (0); Doctorado (0).
 Financiadores: PROGRAMA IBEROAMERICANO DE CIENCIA Y TECNOLOGIA PARA EL DESARROLLO - CYTED (Apoyo financiero)
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Control Automático y Robótica, Localización ;
- 1/1995 - 12/1997 Proyecto de Investigación y Desarrollo, Laboratorio de Electrónica Digital (LED), Facultad de Ciencias y Tecnología
- Sistemas de Tiempo Real**
 Participación: Integrante del Equipo

	Integrantes: González, V.(Responsable)
	Situación: Concluido; Tipo/Clase: Investigacion.
	Alumnos: Pregrado (1); Especialización (0); Maestría Académica (0); Maestría profesionalizante (0); Doctorado (0).
	Financiadores: Cooperación Horizontal - (Apoyo financiero)
	Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Hardware y Arquitectura de Computadoras, Localización ;
1/2010 - Actual	Docencia/Enseñanza, Ingeniería Electrónica Nivel: Grado Disciplinas dictadas: -Lenguajes de Programación 1
8/1995 - Actual	Docencia/Enseñanza, Ingeniería Electrónica Nivel: Grado Disciplinas dictadas: -Proyecto con Microprocesadores 2
3/1995 - Actual	Docencia/Enseñanza, Ingeniería Electrónica Nivel: Grado Disciplinas dictadas: -Proyecto con Microprocesadores 1
1/1995 - Actual	Docencia/Enseñanza, Ingeniería Electrónica Nivel: Grado Disciplinas dictadas: -Proyecto final
1/1997 - Actual	Dirección y Administración, Laboratorio de Electrónica Digital (LED), Facultad de Ciencias y Tecnología Cargo o función: Gestión del Centro de Investigación y Desarrollo LED

Significado de su trabajo en el contexto de los principales problemas planteados en su área:

Procesamiento digital de Señales

El objetivo de la línea de investigación lo constituye el modelado de la propagación de ondas de ultrasonidos en medios sólidos, con vistas a la determinación de características mecánicas de estos materiales. Para ello, es necesario analizar diferentes aspectos complementarios que forman parte del proceso de emisión, propagación y recepción de ondas de ultrasonidos en medios sólidos finitos, entre las que cabe mencionar: el estudio de diferentes tecnologías de generación de ondas de ultrasonidos, técnicas de excitación de los transductores, modelado de la propagación de las ondas y de la interacción con las características mecánicas del material, así como las técnicas de procesamiento para realzar la información contenida en la señal recibida. Las técnicas analizadas se orientan hacia la solución de los siguientes problemas: emisión de ondas longitudinales y transversales por transductores adecuados, medida precisa de las velocidades de propagación de las ondas volumétricas longitudinales y transversales en medios sólidos para el cálculo del coeficiente de Poisson, así como el procesamiento de señales para la determinación de oquedades y fisuras en los materiales bajo inspección. Todo ello, con vistas a la búsqueda de soluciones a problemas normalmente encontrados en varios procesos del sector productivo para la inspección no destructiva de productos. Esta es la línea de trabajo de la tesis doctoral que he presentado y que tiene también relación con la materia Procesamiento Digital de Señales de la cual soy uno de los profesores.

Sistemas Digitales - Arquitectura de Computadoras

Dada la amplia disponibilidad de dispositivos programables, como los FPGA, con gran capacidad de integración de dispositivos, un área importante de desarrollo son los denominados "Intellectual properties" (IP). Estos IP consisten en el desarrollo de sistemas digitales en lenguajes de descripción de hardware de alto nivel, como el VHDL o el Verilog HDL. Los IP pueden luego ser utilizados para la integración de sistemas sea en un dispositivo programable como en un dispositivo para una aplicación específica. La mayoría de estos IP requieren de una licencia para su uso, pero actualmente está cobrando fuerza el desarrollo de Open Hardware que, siguiendo la idea del software libre, disponibiliza a la comunidad IPs (www.opencores.org). El open hardware es más amplio, ya que incluye no solamente IP desarrollados en lenguajes de descripción de hardware, sino también circuitos basados en componentes discretos. Esta línea de trabajo tiene relación con el contenido curricular de la Materia Proyecto con Microprocesadores 1 y 2 que dicto actualmente en la Universidad Católica.

Diseño de sistemas empotrados

Actualmente los sistemas basados en microprocesador de relativo bajo costo se encuentran ampliamente difundidos y alcanzan rangos de precio relativamente bajos. Algunos ejemplos lo constituyen el Arduino, Raspberry Pi, Beaglebone, entre otros. En particular, este último año estamos desarrollando sistemas para facilitar la integración de personas con discapacidades, de tal modo que puedan interactuar con el entorno o con otros dispositivos electrónicos como las computadoras.

Producción Técnica

Productos tecnológicos

Sin registro o patente

1 González, V.; Cernuzzi, L.; DR.; COMPUBUS, 2009.

Palabras Clave: Contador de pasajeros;

Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Sistemas de Automatización y Control, ;

Referencias adicionales: Paraguay/; Medio: CD-Rom.

Finalidad: Brinda información de la cantidad de usuarios por tramos que utilizan una unidad del transporte público, indicando si suben o bajan y el horario respectivo. Disponibilidad: restringida.

Institución promotora/financiadora: CONACYT.

Producción Bibliográfica

Trabajos en eventos

Trabajos completos en anales de eventos

1 Vargas, E.; González, V.; Morán, F.; A Reconfigurable Embedded Platform for Accurate Ultrasonic TOF Estimation. In: IEEE ChileCon 2025, 2025 Valparaiso - Chile 2025.

Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Sistemas de Automatización y Control, Procesamiento digital de señales;

Medio: Otros.

Palabras Clave: terms--embedded systems,; narrowband ultrasonic sensors,; ultrasound,; analog and digital signal platform,;

2 Morán, F.; Vargas, E.; González, V.; Plataforma embebida reconfigurable para la estimación precisa del tiempo de vuelo (TOF) ultrasónico. In: X Encuentro de Investigadores del Paraguay, 2025 Asunción 2025.

Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Sistemas de Automatización y Control, Procesamiento Digital de Señales;

Medio: Otros.

Palabras Clave: ultrasonido; sensores; sistemas empotrados;

3 González, V.; Y. MONGES; F. BRUNETTI; Fuster, Iván; Concertador de Interfaces Adaptadas para Acceso al Ordenador para Personas con Discapacidad. In: X congreso Iberoamericano de Tecnologías de Apoyo a la Discapacidad, 2019 Buenos Aires - Argentina 2019.

Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Hardware y Arquitectura de Computadoras, Apoyo a la discapacidad;

Medio: Otros.

Palabras Clave: concertador de interfaces; caa;

4 Vargas, E.; González, V.; N. Cantero; Pezzino, F.; Hiraiwa, Jorge; Dispositivo electrónico versátil y flexible para la realización de ensayos no destructivos en pilotes. In: CONPAT 2017, 2017 Asunción 2017.

Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Ingeniería Eléctrica y Electrónica, Ensayos no destructivos con ondas mecánicas;

Medio: Papel.

Palabras Clave: nde; ondas acústicas; pilotes de hormigón; pit; csl;

5 Martínez, J.; González, V.; Stuardo, F.; Optimización de la Navegación Web: un Sistema de Prefetching Basado en el Historial de Predicciones. In: CLEI 2017, 2017 Córdoba - Argentina 2017.

Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Ingeniería de Sistemas y Comunicaciones, Optimización navegación web;

Medio: Papel.

Palabras Clave: navegación web; optimización navegación web;

6 Vargas, E.; González, V.; Pezzino, F.; Hiraiwa, Jorge; Dispositivo innovador para la realización de ensayo sónico de integridad de pilotes de hormigón constrictos in-situ. In: II encuentro de Investigadores - Sociedad Científica del Paraguay, 2017 Asunción 2017.

Medio: Otros.

7 Vargas, E.; González, V.; Hiraiwa, Jorge; Pezzino, F.; Dispositivo innovador para la realización de ensayo sónico de integridad de pilotes de hormigón constrictos in-situ. In: Noveno Encuentro Internacional del Grupo Latinoamericano de Emisión Acústica (E-GLEA 9), 2017 Oberá Misiones Rca. Argentina 2017.

Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Ingeniería Eléctrica y Electrónica, Ensayos no destructivos, procesamiento digital de señales;

Medio: Papel.

Palabras Clave: pilotes; ensayos no destructivos; pit;

8 González, V.; F. BRUNETTI; Y. MONGES; Evaluación de interfaces discretas de acceso al computador. In: VI jornadas AITADIS de rehabilitación y Tecnologías de apoyo a la discapacidad, 2014 Asunción VI jornadas AITADIS de rehabilitación y Tecnologías de apoyo a la discapacidad. Experiencias clínicas en el uso de tecnologías de apoyo y rehabilitación. 2014.

Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Sistemas de Automatización y Control, Apoyo a la discapacidad;

Medio: Papel. ISSN/ISBN: 978--9995

Palabras Clave: interfaces adaptadas;

- 9 **González, V.; Vargas, E.; Inspección no destructiva de pilotes de hormigón in situ con la técnica del Crosshole Sonic Logging. In: Tercer Congreso ALCONPAT Paraguay y Tercer COPAINGE 2014, 2014 Asunción 2014.**

Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Ingeniería Eléctrica y Electrónica, Inspección no destructiva- Ultrasonidos;

Medio: CD-Rom.

Palabras Clave: Ultrasonidos; CSL; ensayos no destructivos;

- 10 **M. FLORES; González, V.; F. BRUNETTI; Sistema domótico inalámbrico adaptado de bajo costo para personas con movilidad reducida. In: VII Congreso Iberoamericano de Tecnologías de apoyo a la discapacidad, 2013 Santo Domingo (DO) VII Congreso Iberoamericano de Tecnologías de apoyo a la discapacidad. 2013.**

Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Control Automático y Robótica, Interfaces adaptadas;

Medio: Papel.

Palabras Clave: Redes inalámbricas; Tecnología de Apoyo a la Discapacidad; Domótica;

- 11 **G. MERCADO; H. FERNANDEZ; González, V.; F. BRUNETTI; Nuevo paradigma de desarrollo inclusivo aplicado a una plataforma robótica de movilidad asistida para niños con parálisis cerebral. In: VII Congreso Iberoamericano de Tecnologías de apoyo a la discapacidad, 2013 Santo Domingo (DO) VII Congreso Iberoamericano de Tecnologías de apoyo a la discapacidad. 2013.**

Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Control Automático y Robótica, Movilidad asistida;

Medio: Papel.

Palabras Clave: tecnologías de apoyo a la discapacidad; Movilidad asistida;

- 12 **S. ORTÍZ; Y. MONGES; González, V.; F. BRUNETTI; Arquitectura para integración transparente de interfaces alternativas de acceso al ordenador. In: VII Congreso Iberoamericano de Tecnologías de apoyo a la discapacidad, 2013 Santo Domingo (DO) VII Congreso Iberoamericano de Tecnologías de apoyo a la discapacidad. 2013.**

Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Control Automático y Robótica, Interfaces adaptadas;

Medio: Otros.

Palabras Clave: Interfaces adaptadas; HID; Interfaces alternativas; Tecnología de Apoyo a la Discapacidad;

- 13 **Y. MONGES; S. ORTÍZ; González, V.; F. BRUNETTI; Interfaces adaptadas para comunicación aumentativa y alternativa de niños en el Paraguay: proyecto TELETICs. In: Seminario CYTED de la Red Temática IBERADA - V Jornadas AITADIS de tecnologías de apoyo a la discapacidad, 2012 Vitória - ES (Brasil) Experiencias y avances en tecnologías de accesibilidad para personas con discapacidad. 2012.**

Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Sistemas de Automatización y Control, Apoyo a la Discapacidad;

Medio: Papel. ISSN/ISBN: 978--85-8

Palabras Clave: CPI; Comunicación aumentativa; teléfono móvil;

- 14 **González, V.; JARA, L.; Experimental platform for the implementation of control algorithms. In: 1st HeDiSC Workshop on Open Source for Control Systems, 2009 Lugano - Suiza 2009.**

Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Sistemas de Automatización y Control, Software Libre;

Medio: CD-Rom.

- 15 **Meza, C.; González, V.; Flores, J.; Latin-American HeDiSC Network: an initiative to promote research collaboration for the use and development of FOSS for control systems. In: IFAC INTERNATIONAL WORKSHOP ON KNOWLEDGE AND TECHNOLOGY TRANSFER IN/TO DEVELOPING COUNTRIES: AUTOMATION AND INFRASTRUCTURE., 2009 Skopje - Macedonia 2009.**

Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Sistemas de Automatización y Control, Software Libre;

Medio: Papel.

- 16 **SR.; González, V.; Vargas, E.; Wireless Sensor Network for Health - care monitoring. In: International Joint Conference on Biomedical Engineering System and Technologies, 2008 Funchal - Portugal Proceeding of the International Joint Conference on Biomedical Engineering System and Technologies. 2008.**

Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Ingeniería de Sistemas y Comunicaciones, Localización ;

Medio: Papel.

Palabras Clave: Wireless sensor network;

- 17 **González, V.; Vargas, E.; Toral, S.; Gregor, R.; Plataforma Experimental para Inspección de Mortero con Ultrasonidos (ICONUS). In: I Congreso Paraguayo de Ingeniería Civil, 2007 Asunción - Paraguay Anales del I Congreso Paraguayo de Ingeniería Civil. 2007.**

Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Sistemas de Automatización y Control, Localización ;

Medio: Papel.

Palabras Clave: NDE;

- 18 Vargas, E.; Toral, S.; González, V.; Gregor, R.; Design and Implementation of an Experimental Test Bench for Ultrasonic Non-Destructive Evaluation. In: XXII Conference on Design of Circuits and Integrated Systems, 2007 Sevilla - España 2007.**
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Ingeniería Eléctrica y Electrónica, Ensayos no destructivos;
 Medio: Papel.
 Palabras Clave: ensayos no destructivos; Ultrasonidos; transductores PVDF;
- 19 Vargas, E.; González, V.; Guevara, J.; Sistema de localización por ultrasonidos orientado a vehículos autónomos. In: Quinto encuentro del Grupo Latinoamericano de Emisión Acústica (E-GLEA 5), 2007 Overa - Misiones - Argentina 2007.**
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Ingeniería Eléctrica y Electrónica, Localización ;
 Medio: Papel.
 Palabras Clave: Vehículos autónomos; Ultrasonidos;
- 20 Ceres, R.; González, V.; MARTIN, J.M.; PONS, J.L.; JIMENEZ, A.; ACEVEDO, L.; Basil, C.; Lupi, D.; NUNEZ, M.; Cernuzzi, L.; OLIVEIRA, J.; Guarini, M.; Vehículo personalizable para movilidad lúdica de niños con discapacidades neuromotoras graves. In: Iberdiscap 2000, 2000 Madrid Proceeding de Iberdiscap 2000. 2000.**
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Sistemas de Automatización y Control, ;
 Medio: Papel.
 Palabras Clave: Apoyo a la discapacidad;

Libros y capítulos de libros publicados

Capítulos de libros publicados

- 1 F. BRUNETTI; RESQUÍN, F.; González, V.; Ceres, R.; BASTOS, T.; Interfaces basadas en señales electromiográficas (en prensa). In: Red Temática IBERADA(Org.). Interacción de Personas con Discapacidad con el Computador: Experiencias y posibilidades en Iberoamérica, 2013, v. 1, p. 83-105**
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Ingeniería Eléctrica y Electrónica, ;
 Medio: Papel.
 Palabras Clave: Tecnología de Apoyo a la Discapacidad; Acceso al Computador;
- 2 Cernuzzi, L.; Vargas, E.; González, V.; Educación: Innovación, desarrollo e inclusión social. In: Diego Abente Brun y Dionisio Borda(Org.). El reto del futuro. Asumiendo el legado del Bicentenario, Asunción, Ministerio de Hacienda, República del Paraguay, Ed. 1, 2012, v. 1, p. 229-264, ISSN/ISBN: 9789996768606**
 Áreas de Conocimiento: Ciencias Sociales, Ciencias de la Educación, Educación General, ;
 Medio: Papel.
 ISSN/ISBN: 9789-9967
 Palabras Clave: Educación;
- 3 González, V. Residuos Electrónicos en Paraguay. In: Plataforma RELAC SUR/IDRC(Org.). Los residuos electrónicos: Un desafío para la Sociedad del Conocimiento en América Latina y el Caribe, Montevideo, Ed. UNE, 2010, p. 183-190, ISSN/ISBN: 9789290891505**
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Ingeniería Eléctrica y Electrónica, Localización ;
 Medio: Papel.
 ISSN/ISBN: 9789-2908
 Palabras Clave: Residuos electrónico;
- 4 Cernuzzi, L.; Vargas, E.; González, V.; Educación superior y desarrollo del capital humano. In: Dionisio Borda (Compilador)(Org.). Memorandum para el Gobierno 2008 - 2013, Asunción, CADEP, 2008, p. 1-40**
 Áreas de Conocimiento: Ciencias Sociales, Ciencia Política, Administración Pública, ;
 Medio: Papel.
- 5 González, V.; Vargas, E.; Componentes del Sistema Fotovoltaico. In: Cátedra UNESCO de Sostenibilidad - Universidad Politécnica de Catalunya (Org.). Master en Energía para el Desarrollo Sostenible - Módulo 5 Energía Solar Fotovoltaica, 2007, p. C1-C29**
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Ingeniería Eléctrica y Electrónica, Energías renovables;
 Medio: Papel.
 Palabras Clave: Sistema fotovoltaico;
- 6 Vargas, E.; González, V.; Ahorro y Eficiencia Energética. In: Cátedra UNESCO de Sostenibilidad - Universidad Politécnica de Catalunya(Org.). Master en Energía para el Desarrollo Sostenible - Módulo 8 Ahorro, Eficiencia y Gestión de la Energía, 2007, p. D1-D33**
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Ingeniería Eléctrica y Electrónica, Energías renovables;
 Medio: Internet.

Palabras Clave: Ahorro energético;

- 7 **Vargas, E.; González, V.; Tarifación y compensación de reactiva. In: Cátedra UNESCO de Sostenibilidad - Universidad Politécnica de Catalunya(Org.). Master en Energía para el Desarrollo Sostenible - Módulo 8 Ahorro, Eficiencia y Gestión de la Energía, 2007, p. E1-E21**

Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Ingeniería Eléctrica y Electrónica, Energías renovables;

Palabras Clave: Tarifa de la energía eléctrica; Compensación reactiva;

- 8 **Oliveira, J.; Lupi, D.; Ponte, M. N.; Guarini, M.; Basil, C.; Ceres, R.; Calderón, L.; González, V.; Cernuzzi, L.; Rodriguez, M.; Acevedo, L.; Mobilidade Alternativa no Desenvolvimento Social e Cognitivo de Crianças com Paralisia Cerebral: Uma Experiência de Cooperação Internacional. In: Capovilla F. C., Gonçalves Elizeu Coutinho de Macedo M. de J(Org.). Tecnologia em (Re)Habilitação Cognitiva: uma perspectiva multidisciplinar, Sao Paulo, EDUNISC, 1998, p. 136-140, ISSN/ISBN: 8587121014**

Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Control Automático y Robótica, Tecnología de apoyo a la discapacidad;

Medio: Papel.

ISSN/ISBN: 8587-1210

Palabras Clave: Parálisis Cerebral; Movilidad alternativa;

Libro organizado o edición

- 1 **González, V.; F. BRUNETTI; PONS, J.L.; Actas de la VI Jornadas AITADIS de Rehabilitación y Tecnologías de Apoyo a la Discapacidad. "Experiencias clínicas en el uso de tecnologías de apoyo y rehabilitación", Asunción, Universidad Católica "Nuestra Señora de la Asunción", Ed. 1ra, 2014, v. 1, p. 144, ISSN/ISBN: 978-99953-860-**

Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Sistemas de Automatización y Control, Tecnologías de apoyo a la discapacidad;

Medio: Papel.

ISSN/ISBN: 978--9995

Artículos publicados en revistas científicas

Artículos completos publicados en revistas arbitradas

- 1 **Vargas, E.; Toral, S.; González, V.; (RELEVANTE) Poisson`s ratio measurement using a pair of PVDF ultrasonic transducer, Journal of the Korean Society for Nondestructive testing, Journal of the Korean Society for Nondestructive testing, v. 29 f: 6, p. 519-524, 2009.**

Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Control Automático y Robótica, ; Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Control Automático y Robótica, Ensayos no destructivos;

Medio: Papel. ISSN/ISBN: 1225-7842

Palabras Clave: PVDF transducer; Poisson`s Ratio; Acoustic Application;

- 2 **González, V.; Vargas, E.; Toral, S.; (RELEVANTE) Planning a Master`s Level Curriculum according to Career Space Recommendations using Concept Mapping Techniques, International Journal of Technology and Design Education, International Journal of Technology and Design Education, v. 16 f: 3, p. 237-252, 2005.**

Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Ingeniería Eléctrica y Electrónica, Educación en Ingeniería;

Medio: Papel. ISSN/ISBN: 0957-7572

Textos en publicaciones no científicas

- 1 **Vargas, E.; Toral, S.; González, V.; Gregor, R.; High-voltage, high-frequency amplifier drives piezoelectric PVDF transducer, Electronic Design News, 2008.**

Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Ingeniería Eléctrica y Electrónica, Localización ;

Medio: Papel.

Palabras Clave: Amplificador de alta tensión;

- 2 **González, V.; Benitez, A.; Linux and RTAI for Building Automation, Linux Journal, 2004.**

Medio: Papel.

Evaluaciones

Evaluación de Eventos

- 2025 **12a Conferencia Ibero-Americana de Computación Aplicada (Brasil)**

Observaciones: La conferencia este año se realizó en forma virtual

- 2025 **22th International Conference on Applied Computing (Portugal)**

- 2024 **21th International Conference on Applied Computing 2024 (Croacia)**

Observaciones: Miembro comité:

<https://www.computing-conf.org/committees/>

- 2024 **11a Conferencia Ibero-Americana de Computación Aplicada (Brasil)**
 Observaciones: Conferencia en modalidad virtual.
 Miembro Comité Científico:
<https://www.ciaca-conf.org/es/committees/>
- 2023 **10th Conferencia Ibero Americana Computación Aplicada 2023 (Portugal)**
- 2023 **20th International Conference on Applied Computing (AC 2023) (Portugal)**
- 2022 **19th International Conference on Applied Computing (AC 2022) (Portugal)**
 Observaciones: <https://www.computing-conf.org/committees/>
- 2022 **Conferencia Ibero Americana Computación Aplicada 2022 (Portugal)**
 Observaciones: <https://ciaca-conf.org/es/committees/>
- 2021 **8ª Conferencia Ibero Americana Computación Aplicada 2021 (CIACA 2021) (Brasil)**
 Observaciones: <https://ciaca-conf.org/oldconferences/2021/es/committees/>
- 2021 **18th International Conference on Applied Computing (AC 2021) (Portugal)**
 Observaciones: <https://www.computing-conf.org/committees/>
- 2019 **V Concurso Latinoamericano de Tesis de Doctorado - CLEI 2019 (Panamá)**
 Observaciones: Evaluación de tesis doctorales
- 2019 **XI Congreso Internacional de Computación y Telecomunicaciones, COMTEL 2019 (Perú)**
 Observaciones: Evaluación de artículos
- 2018 **X Congreso Internacional de Computación y Telecomunicaciones, COMTEL 2018 (Perú)**
 Observaciones: Evaluación de artículos
- 2017 **IX Congreso Internacional de Computación y Telecomunicaciones, COMTEL 2017 (Perú)**
 Observaciones: Miembro del Comité de Programa
- 2017 **14th International Conference on Applied Computing (AC 2017) (Portugal)**
 Observaciones: Miembro del Comité de Programa
- 2016 **VIII Congreso Internacional de Computación y Telecomunicaciones, COMTEL 2016 (Perú)**
 Observaciones: Miembro del Comité de Programa
- 2016 **The 7th International Conference on Emerging Ubiquitous Systems and Pervasive Networks (EUSPN) (Gran Bretaña)**
- 2016 **SCTC 2016 - Cuarto Simposio Científico y Tecnológico en Computación (Venezuela)**
 Observaciones: Comité de Programa
- 2015 **VII CONGRESO INTERNACIONAL DE COMPUTACIÓN Y TELECOMUNICACIONES (Perú)**
 Observaciones: Miembro del Comité de Programa: <http://www.comtel.pe/>
- 2015 **3ª Conferencia Ibero-Americana Computación Aplicada 2015 (Brasil)**
 Observaciones: www.ciaca-conf.org/es
- 2014 **VI jornadas AITADIS de rehabilitación y tecnologías de apoyo a la discapacidad (Paraguay)**
 Observaciones: Realizado el 27 y 28 de noviembre de 2014 en Asunción.
- 2013 **CLEI - 2013 - XXI Congreso Iberoamericano de Educación Superior en Computación (Venezuela)**
 Observaciones: <http://clei2013.org.ve/>
- 2013 **CLEI - 2013 - Simposio Infraestructura, Hardware y Software (Venezuela)**
 Observaciones: <http://clei2013.org.ve/>
- 2013 **Conferencia Ibero Americana de Computación Aplicada 2013 (Brasil)**
 Observaciones: <http://www.ciaca-conf.org/es/comite-cientifico>
- 2013 **V Congreso Internacional de Computación y Telecomunicaciones (Perú)**
 Observaciones: <http://www.comtel.pe/>
- 2012 **CLEI - 2012 (Colombia)**
 Observaciones:

Tutorías/Orientaciones/Supervisiones

Concluidas

Tesis/Monografías de grado

- Liliana Rejala, - Tutor Único o Principal - Diseño e implementación de un sistema de medición de deformaciones en estructuras civiles y monitoreo inalámbrico utilizando ESP8266, 2022**
 Tesis/Monografía de grado (Ingeniería Electrónica), UCA - Universidad Católica "Nuestra Señora de la Asunción", Paraguay
 País: Paraguay / Idioma: Español
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Sistemas de Automatización y Control, Prueba de carga estática en estructuras de hormigón;
- Felipe Costa, - Tutor Único o Principal - Nuevo protocolo de comunicación serial para el ESP8266-ESP-01, 2018**
 Tesis/Monografía de grado (Ingeniería Electrónica), UCA - Universidad Católica "Nuestra Señora de la Asunción" de Asunción, Paraguay
 País: Paraguay / Idioma: Español
 Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Hardware y Arquitectura de Computadoras, Sistemas empujados, IoT;
- Javier Paredes, - Tutor Único o Principal - Automatización de un sistema de ensayo de integridad de pilotes empleando el método no destructivo CSL, 2017**

Tesis/Monografía de grado (Ingeniería Electrónica) , UCA - Universidad Católica "Nuestra Señora de la Asunción" de Asunción, Paraguay

País: Paraguay / Idioma: Español

Palabras Clave: ensayos no destructivos; csl;

Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Sistemas de Automatización y Control, ;

4 Fabrizio Pezzino, - Tutor Único o Principal - Dispositivo innovador para la realización de ensayos sónicos de integridad de pilotes, 2017

Tesis/Monografía de grado (Ingeniería Electrónica) , UCA - Universidad Católica "Nuestra Señora de la Asunción" de Asunción, Paraguay

País: Paraguay / Idioma: Español

Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Sistemas de Automatización y Control, Procesamiento digital de señales;

5 Javier Machuca, - Tutor Único o Principal - Diseño, implementación y evaluación de un nodo sensor de partículas en suspensión en el aire (MP 2.5) de bajo costo, 2017

Tesis/Monografía de grado (Ingeniería Electrónica) , UCA - Universidad Católica "Nuestra Señora de la Asunción" de Asunción, Paraguay

País: Paraguay / Idioma: Español

Palabras Clave: partículas en suspensión; pm2.5;

Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Hardware y Arquitectura de Computadoras, Sistemas empujados;

6 José Gehrman, - Tutor Único o Principal - Sistema de monitoreo de RTU Remota, 2016

Tesis/Monografía de grado (Ingeniería Electrónica) , UCA - Universidad Católica "Nuestra Señora de la Asunción", Paraguay

País: Paraguay / Idioma: Español

Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Sistemas de Automatización y Control, Monitoreo remoto;

7 José Martínez, - Tutor Único o Principal - Optimización de la Navegación Web Mediante la Creación de Modelos Predictivos Basados en la Recopilación de Datos con DPI, 2014

Tesis/Monografía de grado (Ingeniería Informática) , UCA - Universidad Católica "Nuestra Señora de la Asunción" de Asunción, Paraguay

País: Paraguay / Idioma: Español

Palabras Clave: Navegación Web;

Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Ingeniería de Sistemas y Comunicaciones, Navegación web;

8 Lilien Garay, - Cotutor o Asesor - Segmentación de Imágenes en Procesadores Many-core, 2013

Tesis/Monografía de grado (Ingeniería Informática) , UCA - Universidad Católica "Nuestra Señora de la Asunción" de Asunción, Paraguay

País: Paraguay / Idioma: Español

Palabras Clave: Arquitectura de Computadoras; Procesamiento de imágenes; Procesadores multicore;

Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Hardware y Arquitectura de Computadoras, Arquitecturas Multicore;

9 José Bellasai, - Cotutor o Asesor - Diseño e implementación de Procesadores Asíncronos, 2012

Tesis/Monografía de grado (Ingeniería Electrónica) , UCA - Universidad Católica "Nuestra Señora de la Asunción" de Asunción, Paraguay

País: Paraguay / Idioma: Español

Palabras Clave: Sistemas digitales asíncronos;

Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Hardware y Arquitectura de Computadoras, Localización ;

10 Miguel Ángel Quevedo Zárate, - Tutor Único o Principal - Robótica Educativa, 2012

Tesis/Monografía de grado (Ingeniería Electrónica) , UCA - Universidad Católica "Nuestra Señora de la Asunción" de Asunción, Paraguay

País: Paraguay / Idioma: Español

Palabras Clave: Robótica;

Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Control Automático y Robótica, ;

11 Luis Jara Ginard, - Tutor Único o Principal - Kit didáctico para Controles Automáticos basado en Linux, 2009

Tesis/Monografía de grado (Ingeniería Electrónica) , UCA - Universidad Católica "Nuestra Señora de la Asunción" de Asunción, Paraguay

País: Paraguay / Idioma: Español

Palabras Clave: Sistemas de tiempo Real; Procesamiento de señales;

Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Sistemas de Automatización y Control, Localización ;

12 Carlos Ovelar, - Tutor Único o Principal - Trazabilidad Animal usando RFID, 2008

Tesis/Monografía de grado (Ingeniería Electrónica) , UCA - Universidad Católica "Nuestra Señora de la Asunción" de Asunción, Paraguay

País: Paraguay / Idioma: Español

Palabras Clave: RFID;

Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Sistemas de Automatización y Control, Localización ;

13 Andrés Benitez Do Rego, - Tutor Único o Principal - Control de equipos acondicionadores de aire con Linux y RTAI, 2006

Tesis/Monografía de grado (Ingeniería Electrónica) , UCA - Universidad Católica "Nuestra Señora de la Asunción" de Asunción, Paraguay

País: Paraguay / Idioma: Español

Palabras Clave: Sistemas de Tiempo Real;

Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Sistemas de Automatización y Control, Localización ;

14 Gualberto Benitez, - Tutor Único o Principal - Sistemas SCADA, 2006

Tesis/Monografía de grado (Ingeniería Electrónica) , UCA - Universidad Católica "Nuestra Señora de la Asunción" de Asunción, Paraguay

País: Paraguay / Idioma: Español

Palabras Clave: SCADA;

Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Sistemas de Automatización y Control, Localización ;

15 Joel Gómez, - Tutor Único o Principal - Tarjetas Inteligentes, 2004

Tesis/Monografía de grado (Ingeniería Electrónica) , UCA - Universidad Católica "Nuestra Señora de la Asunción" de Asunción, Paraguay

País: Paraguay / Idioma: Español

Palabras Clave: Tarjetas Inteligentes;

Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Hardware y Arquitectura de Computadoras, Localización ;

16 José Luis Duarte, - Tutor Único o Principal - Diseño de un Call Center usando VoIP, 2003

Tesis/Monografía de grado (Ingeniería Electrónica) , UCA - Universidad Católica "Nuestra Señora de la Asunción" de Asunción, Paraguay

País: Paraguay / Idioma: Español

Palabras Clave: VoIP;

Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Telecomunicaciones, Localización ;

17 Guido González, - Tutor Único o Principal - Tecnología de Espectro Extendido para una red de microcontroladores, 2001

Tesis/Monografía de grado (Ingeniería Electrónica) , UCA - Universidad Católica "Nuestra Señora de la Asunción" de Asunción, Paraguay

País: Paraguay / Idioma: Español

Palabras Clave: Redes inalámbricas para microcontroladores;

Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Sistemas de Automatización y Control, Localización ;

18 Julio Corvalán, - Tutor Único o Principal - Metodología de Diseño de Sistemas de Tiempo Real, 2000

Tesis/Monografía de grado (Ingeniería Electrónica) , UCA - Universidad Católica "Nuestra Señora de la Asunción" de Asunción, Paraguay

País: Paraguay / Idioma: Español

Palabras Clave: Sistema de Tiempo Real;

Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Sistemas de Automatización y Control, Localización ;

19 Hugo Tarabini, - Tutor Único o Principal - Sistema operativo de tiempo real para el HC11, 1998

Tesis/Monografía de grado (Ingeniería Electrónica) , UCA - Universidad Católica "Nuestra Señora de la Asunción" de Asunción, Paraguay

País: Paraguay / Idioma: Español

Palabras Clave: Tiempo real; Arquitectura de procesadores;

Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Sistemas de Automatización y Control, Localización ;

20 Oscar Parra, - Tutor Único o Principal - Sistemas de tiempo real, 1996

Tesis/Monografía de grado (Ingeniería Informática) , UCA - Universidad Católica "Nuestra Señora de la Asunción" de Asunción, Paraguay

País: Paraguay / Idioma: Español

Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Sistemas de Automatización y Control, Localización ;

21 Elías Yaluff, - Tutor Único o Principal - Redes, 1996

Tesis/Monografía de grado (Ingeniería Electrónica) , UCA - Universidad Católica "Nuestra Señora de la Asunción" de Asunción, Paraguay

País: Paraguay / Idioma: Español

Palabras Clave: Redes WAN;

Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Ingeniería de Sistemas y Comunicaciones, Localización ;

Otras Referencias

Presentaciones en eventos

1 Taller - Reflexiones sobre la mejora de la educación superior en Paraguay, 2012, Paraguay

Nombre: CURSO DE PROSPECTIVA APLICADA A LA EDUCACIÓN SUPERIOR. Tipo de Participación: Panelista - Información Adicional:

Nombre de la institución promotora: INSTITUTO LATINOAMERICANO Y DEL CARIBE DE PLANIFICACIÓN ECONÓMICA Y SOCIAL - SECRETARÍA TÉCNICA DE PLANIFICACIÓN DEL GOBIERNO DEL PARAGUAY

Palabras Clave: Educación Superior;

Áreas de Conocimiento: Ciencias Sociales, Ciencias de la Educación, Educación General, Educación superior;

2 Encuentro - Las TICs en la Educación Superior, 2009, Paraguay

Nombre: Conferencia. Tipo de Participación: Expositor oral - Información Adicional:

Nombre de la institución promotora: Instituto Superior de Educación "Dr. Raúl Peña" (ISE)

Palabras Clave: TIC; Educación Superior;

Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Hardware y Arquitectura de Computadoras, TICs;

3 Seminario - Sistema de registro de nombres de dominio en Paraguay, 2003, Paraguay

Nombre: Seminario Internacional de arbitraje y mediación en materia de derechos intelectuales, nombres de dominio y comercio electrónico. Tipo de Participación: Panelista - Información Adicional:

Nombre de la institución promotora: Centro de Arbitraje y Mediación Paraguay

Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Telecomunicaciones, ;

4 Encuentro - Sistemas de control utilizando en Software Libre, 2002, Paraguay

Nombre: I Exposición Tecnológica y Científica. Tipo de Participación: Expositor oral - Información Adicional:

Nombre de la institución promotora: Facultad Politécnica - UNA

Palabras Clave: Software libre;

Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Sistemas de Automatización y Control, ;

Información adicional:

Miembro Profesional de la ACM desde 1998.

Miembro de la IEEE desde 2011..

Indicadores

Producción Técnica

1

Productos tecnológicos

1

Prototipo

1

Producción Bibliográfica

33

Trabajos en eventos

20

Completo

20

Libros y capítulos de libros publicados

9

Libro compilado

1

Capítulo de libro publicado

8

Artículos publicados en revistas científicas

2

Completo en revistas arbitradas

2

Completo en revistas NO arbitradas	0
Textos en publicaciones no científicas	2
Revista	2
Tutorías	21
Concluidas	21
Tesis/Monografía de grado	21
Evaluaciones	26
Eventos	26
Otras Referencias	4
Presentaciones en eventos	4