

Federico Daniel Moran Fretes

Ing.

Nombre en citaciones bibliográficas: F. Morán | Sexo: Masculino

Nacido el 28-11-1998 en Asunción, Paraguay. De nacionalidad Paraguaya.

Información de Contacto

Formación Académica/Titulación

2025-En Marcha Maestría - Maestría en Ciencias de la Inteligencia Artificial
Facultad de Ingeniería, Paraguay

2024-2024 Especialización/Perfeccionamiento - UCA
Diplomado en Educación Superior en Entornos Virtuales. , Paraguay, Año de Obtención: 2024
Áreas de Conocimiento: Ciencias Sociales, Ciencias de la Educación, Educación General, ;

2017-2022 Grado - Licenciatura en Electrónica
Universidad Catolica "Nuestra Señora de la Asunción", Paraguay, Año de Obtención: 2023
Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Ingeniería Eléctrica y Electrónica, ;

2017-2025 Grado - Ingenieria Electrónica
Universidad Catolica "Nuestra Señora de la Asunción", Paraguay
Título: Diseño e implementación de un caudalímetro ultrasónico de bajo costo relativo del tipo IoT, Año de Obtención: 2025
Tutor: Ing. Enrique A. Vargas Cabral, Ph.D.
Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Ingeniería Eléctrica y Electrónica, Procesamiento Digital de Señales, Sistemas Embebidos;

2014-2016 Técnico - Bachillerato Científico con Énfasis en Ciencias Básicas y Tecnología
Bachillerato Científico con Énfasis en Ciencias Básicas y Tecnología, Paraguay, Año de Obtención: 2016

Formación Complementaria

2025-2025 Cursos de corta duración
National Yang Ming Chiao Tung University - Minghsin University of Science and Technology, Taiwan
Título: Programa Técnico y Vocacional de Semiconductores en Taiwán
Horas totales: 120
Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Hardware y Arquitectura de Computadoras, Diseño y Procesos de Manufactura de Semiconductores;

2022-2022 Cursos de corta duración
University of Michigan - Ann Arbor, Estados Unidos
Título: Introduction to Data Science in Python
Horas totales: 34

2021-2021 Cursos de corta duración
Universidad de Valencia, España
Título: IoT Fundamentals: Connecting Things
Horas totales: 50
Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Telecomunicaciones, Internet de las Cosas;

2018-2018 Cursos de corta duración
UNIVERSIDAD CATOLICA NUESTRA SEÑORA DE LA ASUNCIÓN, Paraguay
Título: Administración de Sistemas Informáticos
Horas totales: 94
Áreas de Conocimiento: Ingeniería y Tecnología, Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información, Ingeniería de Sistemas y Comunicaciones, Infraestructura y Arquitectura de Redes de Computadoras ;

2017 Otros "Academic English Program" (Junior 1 - Avanzado Superior 2) (2011 - 2017)
Centro Cultural Paraguayo Americano, Paraguay

Idiomas

Inglés	Comprende: muy bien	Habla: bien	Lee: muy bien	Escribe: bien
Español	Comprende: muy bien	Habla: muy bien	Lee: muy bien	Escribe: muy bien

Institución principal donde desarrolla sus actividades

Facultad de Ciencias y Tecnología. Universidad Católica de Asunción - FCT-UCA

Actuación Profesional

Facultad de Ciencias y Tecnología. Universidad Católica de Asunción - FCT-UCA

Vínculos con la Institución

2026 - Actual **Encargado de Cátedra** C. Horaria: **8**

Otras Informaciones: Cátedra de Electrónica 2 de la carrera de Ingeniería Electrónica.

2025 - Actual **Encargado de Cátedra** C. Horaria: **5**

Otras Informaciones: Cátedra de Introducción a la Algoritmia de la carrera de Ingeniería Electrónica e Ingeniería Informática.

2024 - Actual **Encargado Cátedra** C. Horaria: **5**

Otras Informaciones: Cátedra de Procesamiento Digital de Señales de la carrera de Ingeniería Electrónica.

2022 - Actual **Investigador** C. Horaria: **20**

Régimen: Dedicación total

Facultad de Ingeniería - FIUNA

Vínculos con la Institución

2024 - 2026 **Auxiliar de Cátedra** C. Horaria: **2**

Otras Informaciones: Cátedra de Procesamiento Digital de Señales de la carrera de la Ingeniería Electrónica.

2024 - 2026 **Auxiliar de Cátedra** C. Horaria: **2**

Otras Informaciones: Cátedra de Procesamiento Digital de Señales de la carrera de Ingeniería Mecatrónica.

INTEC Ingeniería S.A.E. - INTEC

Vínculos con la Institución

2023 - 2023 **Ingeniero de Consultorías Sobre Eficiencia Energética** C. Horaria: **20**